

DLW5ATN501TQ2#

末尾的“#”为包装规格代号。

目前生产

RoHS

REACH

< 品名（附包装代号）一览 >

DLW5ATN501TQ2B

DLW5ATN501TQ2K

DLW5ATN501TQ2L

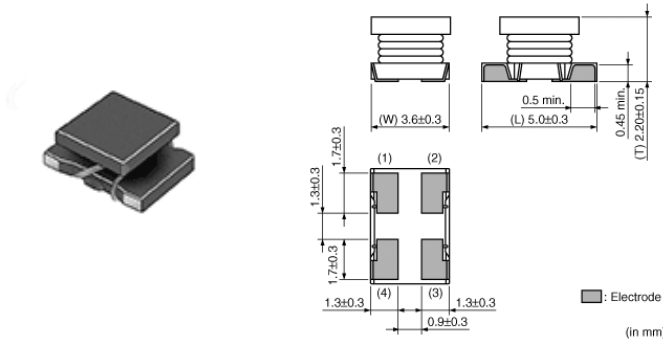
用途

不能使用的用途	请务必确认并遵守“操作要求”。
可以使用的用途	民用设备、植入式、手术、自动输药应用 以外的医疗器械设备[GHTF A/B/C]、运 输、重工、商用能源相关应用除外的工业 设备 针对上述用途所要求的性能、功能、质 量、管理、安全性，请参照本网站及规格 说明书等，并在确认实机性能与信赖性之 后使用。
推荐使用的用途	民用设备

包装信息

包装	规格	标准包装数量
B	散装袋	100
K	330mm压纹带	2500
L	180mm压纹带	700

外观&形状



注意
1. 本目录是从株式会社村田制作所网站中下载的。规格若有变更，或若其中产品停产，请在订购时确认，恕不另行通知。
2. 本目录因没有足够的空间说明详细规格，仅载明标准规格。因此，在订购产品之前，谨请核准其规格或者办理产品规格表。

DLW5ATN501TQ2#

末尾的“#”为包装规格代号。



特点

Low profile (h=2.35mm) chip common mode choke coil.
Suitable for noise suppression at DC power lines.

Features

1. Low profile (h=2.35mm)
2. Small size (5.0x3.6mm)
3. Large Current Available (2A to 5A)
4. Operating Temperature Range: -40°C to +105°C

Applications

Noise suppression for power line

1. Power line equipment
 - DC-DC converters
 - Battery chargers
2. Portable equipment
 - PDAs (Personal Digital Assistants)
 - Note PCs
 - Printers

注意

1. 本目录是从株式会社村田制作所网站中下载的。规格若有变更，或若其中产品停产，请在订购时确认，恕不另行通知。
2. 本目录因没有足够的空间说明详细规格，仅载明标准规格。因此，在订购产品之前，请核准其规格或者办理产品规格表。

DLW5ATN501TQ2#

末尾的 “#” 为包装规格代号。

规格

形状	SMD
尺寸代码(单位为mm)	5036
长度	5.0mm
长度公差	±0.3mm
宽度	3.6mm
宽度公差	±0.3mm
厚度	2.2mm
厚度公差	±0.15mm
共模阻抗(at 100MHz)	500Ω
共膜抗阻(at 100MHz)公差	(Typ.)
共模阻抗(at 10MHz)	55Ω
共模阻抗(at 10MHz)公差	±25%
额定电流	2A
额定电流降低	Yes (Over 85°C) ※请查看降额图以了解详细信息。
额定电压	100Vdc
耐电压	250Vdc
直流电阻(max)	0.056Ω
直流电阻	0.056Ω max.
绝缘电阻(min.)	10MΩ
工作温度范围	-40°C to 105°C
质量(标准值)	0.14g
电路数目	1

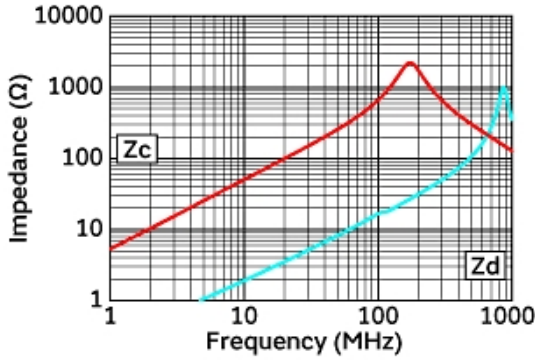
工作温度范围(含自身温度上升)	No
品牌	Murata

注意
1. 本目录是从株式会社村田制作所网站中下载的。规格若有变更，或若其中产品停产，请在订购时确认，恕不另行通知。
2. 本目录因没有足够的空间说明详细规格，仅载明标准规格。因此，在订购产品之前，请核准其规格或者办理产品规格表。

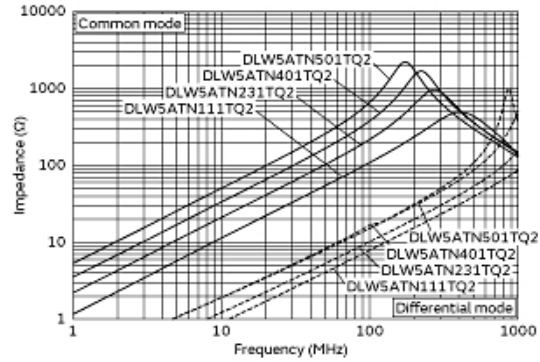
DLW5ATN501TQ2#

末尾的“#”为包装规格代号。

产品数据



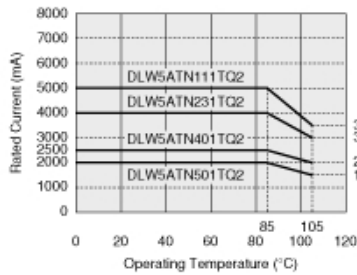
阻抗-频率特性



主要品种阻抗-频率特性

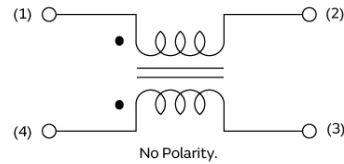
In operating temperature exceeding +85°C, derating of current is necessary for DLW5AT series (105 degree C available type). Please apply the derating curve shown in chart according to the operating temperature.

Derating of Rated Current

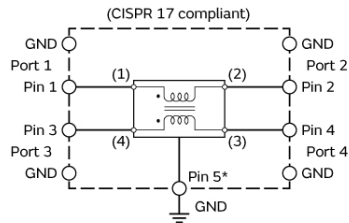


额定电流降低

Equivalent Circuit (Note 1)



Note1: The Port/Pin No. of the Simulation Model provided by our company is as follows.



S-parameter: Port□
SPICE model: Pin□ (Pin5* connect to GND)

等效电路

注意

1. 本目录是从株式会社村田制作所网站中下载的。规格若有变更，或若其中产品停产，请在订购时确认，恕不另行通知。
2. 本目录因没有足够的空间说明详细规格，仅载明标准规格。因此，在订购产品之前，谨请核准其规格或者办理产品规格表。