

BLM21AG121BH1D

末尾的 “#” 为包装规格代号。

目前生产

AEC-Q200

RoHS

REACH

< 品名（附包装代号）一览 >		
BLM21AG121BH1B	BLM21AG121BH1D	BLM21AG121BH1J

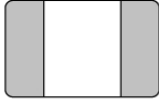
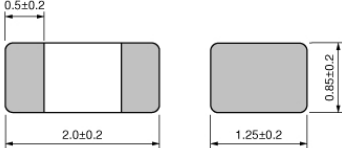
用途

不能使用的用途	请务必确认并遵守“操作要求”。
可以使用的用途	汽车[动力总成 / 安全设备],汽车[信息娱乐 / 舒适设备],民用设备,植入式、手术、自动输药应用以外的医疗器械设备 [GHTF A/B/C],工业设备 针对上述用途所要求的性能、功能、质量、管理、安全性，请参照本网站及规格说明书等，并在确认实机性能与信赖性之后使用。
推荐使用的用途	汽车[动力总成 / 安全设备]

包装信息

包装	规格	标准包装数量
B	散装袋	1000
D	180mm纸带	4000
J	330mm纸带	10000

外观&形状



EIA CODE : 0805
■ : Electrode
(in mm)

注意
1. 本目录是从株式会社村田制作所网站中下载的。规格若有变更，或若其中产品停产，请在订购时确认，恕不另行通知。
2. 本目录因没有足够的空间说明详细规格，仅载明标准规格。因此，在订购产品之前，请核准其规格或者办理产品规格表。

BLM21AG121BH1D

末尾的 “#” 为包装规格代号。

特点

The chip ferrite beads BLM series is designed to function nearly as a resistor at noise frequencies, which greatly reduces the possibility of resonance and leaves signal wave forms undistorted.

BLM series is effective in circuits without stable ground lines because BLM series does not need a connection to ground.

The nickel barrier structure of the external electrodes provides excellent solder heat resistance. Also it can be used up to 150 °C.

BLM_AG series generates an impedance from the relatively low frequencies. Therefore BLM_AG series is effective in noise suppression in a wide frequency range (30MHz to several hundred MHz).

注意

1. 本目录是从株式会社村田制作所网站中下载的。规格若有变更，或若其中产品停产，请在订购时确认，恕不另行通知。
2. 本目录因没有足够的空间说明详细规格，仅载明标准规格。因此，在订购产品之前，请核准其规格或者办理产品规格表。

BLM21AG121BH1D

末尾的 “#” 为包装规格代号。

规格

形状	SMD
长度	2.0mm
长度公差	±0.2mm
宽度	1.25mm
宽度公差	±0.2mm
厚度	0.85mm
厚度公差	±0.2mm
工作温度范围	-55°C to 150°C
质量(标准值)	0.01g
电路数目	1
额定电流(at 125°C)	1000mA
额定电流(at 150°C)	10mA
直流电阻(max)	0.09Ω
阻抗(at 100MHz)	120Ω
阻抗(at 100MHz)公差	±25%
尺寸代码(单位为mm)	2012

注意

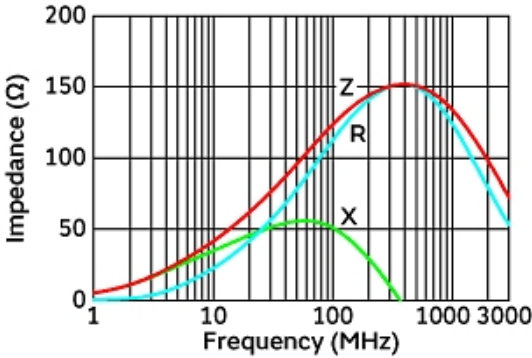
1. 本目录是从株式会社村田制作所网站中下载的。规格若有变更，或若其中产品停产，请在订购时确认，恕不另行通知。

2. 本目录因没有足够的空间说明详细规格，仅载明标准规格。因此，在订购产品之前， 谨请核准其规格或者办理产品规格表。

BLM21AG121BH1D

末尾的 “#” 为包装规格代号。

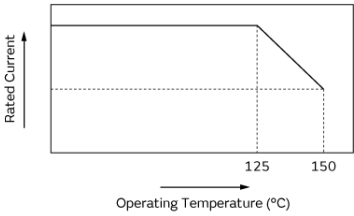
产品数据



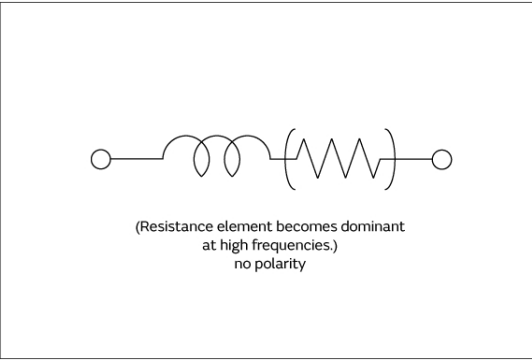
阻抗-频率特性

In operating temperature exceeding +125°C, derating of current is necessary for this series.
Please apply the derating curve shown in chart according to the operating temperature.

Derating of Rated Current



额定电流降低



等效电路

注意
1. 本目录是从株式会社村田制作所网站中下载的。规格若有变更，或若其中产品停产，请在订购时确认，恕不另行通知。
2. 本目录因没有足够的空间说明详细规格，仅载明标准规格。因此，在订购产品之前，谨请核准其规格或者办理产品规格表。