

# DLW5ATH450TQ2L

末尾的“#”为包装规格代号。

目前生产

AEC-Q200

RoHS

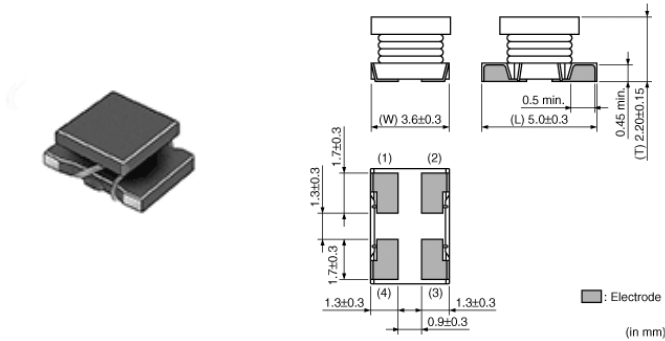
REACH

| < 品名 (附包装代号) 一览 > |                |                |
|-------------------|----------------|----------------|
| DLW5ATH450TQ2B    | DLW5ATH450TQ2K | DLW5ATH450TQ2L |

## 用途

|         |                                                                                                                                            |
|---------|--------------------------------------------------------------------------------------------------------------------------------------------|
| 不能使用的用途 | 请务必确认并遵守“操作要求”。                                                                                                                            |
| 可以使用的用途 | 汽车[动力总成 / 安全设备],汽车[信息娱乐 / 舒适设备],民用设备,植入式、手术、自动输药应用以外的医疗器械设备 [GHTF A/B/C],工业设备<br>针对上述用途所要求的性能、功能、质量、管理、安全性,请参照本网站及规格说明书等,并在确认实机性能与信赖性之后使用。 |
| 推荐使用的用途 | 汽车[动力总成 / 安全设备]                                                                                                                            |

## 外观&形状



## 包装信息

| 包装 | 规格       | 标准包装数量 |
|----|----------|--------|
| B  | 散装袋      | 100    |
| K  | 330mm压纹带 | 2500   |
| L  | 180mm压纹带 | 700    |

## 特点

Low profile (h=2.35mm) chip common mode choke coil.  
Suitable for noise suppression at DC power lines.

- Features
- 1. Low profile (h=2.35mm)
  - 2. Small size (5.0x3.6mm)
  - 3. Large Current Available (1.5A to 4A)
  - 4. Operating Temperature Range: -40°C to +125°C

注意

1. 本目录是从株式会社村田制作所网站中下载的。规格若有变更,或若其中产品停产,请在订购时确认,恕不另行通知。

2. 本目录因没有足够的空间说明详细规格,仅载明标准规格。因此,在订购产品之前,请核准其规格或者办理产品规格表。

# DLW5ATH450TQ2L

末尾的 “#” 为包装规格代号。



规格

|                   |                                     |
|-------------------|-------------------------------------|
| 形状                | SMD                                 |
| 尺寸代码(单位为mm)       | 5036                                |
| 长度                | 5.0mm                               |
| 长度公差              | ±0.3mm                              |
| 宽度                | 3.6mm                               |
| 宽度公差              | ±0.3mm                              |
| 厚度                | 2.2mm                               |
| 厚度公差              | ±0.15mm                             |
| 共模阻抗(at 100MHz)   | 45Ω                                 |
| 共膜阻抗(at 100MHz)公差 | (Typ.)                              |
| 共模阻抗(at 10MHz)    | 4.7Ω                                |
| 共模阻抗(at 10MHz)公差  | ±25%                                |
| 额定电流              | 4A                                  |
| 额定电流降低            | Yes (Over 105°C)<br>※请查看降额图以了解详细信息。 |
| 额定电压              | 50Vdc                               |
| 耐电压               | 125Vdc                              |
| 直流电阻(max)         | 0.013Ω                              |
| 直流电阻              | 0.013Ω max.                         |
| 绝缘电阻(min.)        | 10MΩ                                |
| 工作温度范围            | -40°C to 125°C                      |
| 质量(标准值)           | 0.14g                               |
| 电路数目              | 1                                   |

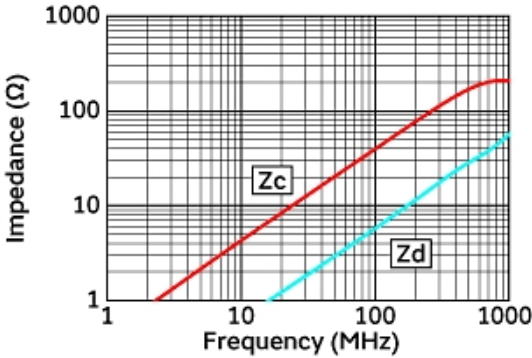
|                 |        |
|-----------------|--------|
| 工作温度范围(含自身温度上升) | No     |
| 品牌              | Murata |

**注意**  
1. 本目录是从株式会社村田制作所网站中下载的。规格若有变更，或若其中产品停产，请在订购时确认，恕不另行通知。  
2. 本目录因没有足够的空间说明详细规格，仅载明标准规格。因此，在订购产品之前，谨请核准其规格或者办理产品规格表。

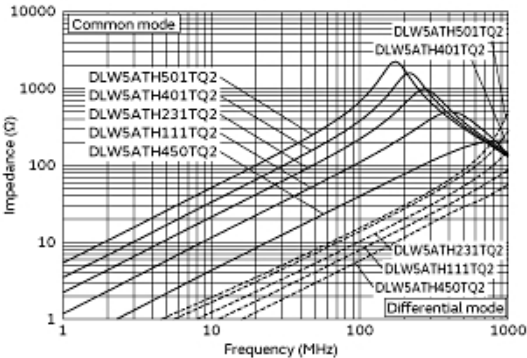
# DLW5ATH450TQ2L

末尾的“#”为包装规格代号。

## 产品数据



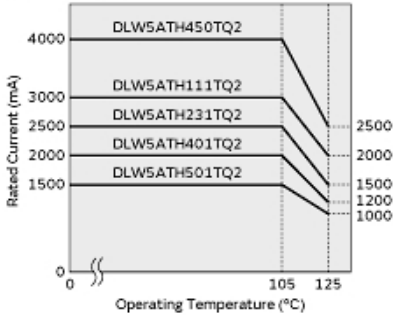
阻抗-频率特性



主要品种阻抗-频率特性

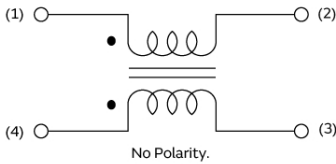
In operating temperature exceeding +105°C, derating of current is necessary for DLW5ATH\_TQ2 series.  
Please apply the derating curve shown in chart according to the operating temperature.

Derating of Rated Current

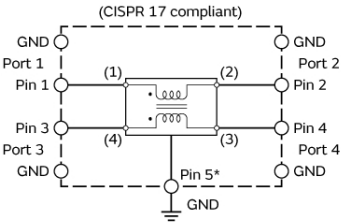


额定电流降低

### Equivalent Circuit (Note 1)



Note1: The Port/Pin No. of the Simulation Model provided by our company is as follows.



S-parameter: Port □  
SPICE model: Pin □ (Pin5\* connect to GND)

等效电路

注意  
1. 本目录是从株式会社村田制作所网站中下载的。规格若有变更，或若其中产品停产，请在订购时确认，恕不另行通知。  
2. 本目录因没有足够的空间说明详细规格，仅载明标准规格。因此，在订购产品之前，敬请核准其规格或者办理产品规格表。