

DLW5BSM191SQ2#

末尾的“#”为包装规格代号。

目前生产

RoHS

REACH

< 品名（附包装代号）一览 >		
DLW5BSM191SQ2B	DLW5BSM191SQ2K	DLW5BSM191SQ2L

用途

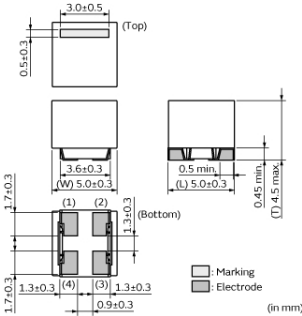
不能使用的用途	请务必确认并遵守“操作要求”。
可以使用的用途	民用设备、植入式、手术、自动输药应用 以外的医疗器械设备[GHTF A/B/C]、运 输、重工、商用能源相关应用除外的工业 设备 针对上述用途所要求的性能、功能、质 量、管理、安全性，请参照本网站及规格 说明书等，并在确认实机性能与信赖性之 后使用。
推荐使用的用途	民用设备

包装信息

包装	规格	标准包装数量
B	散装袋	100
K	330mm压纹带	1500
L	180mm压纹带	400

外观&形状





Legend:
□ Marking
■ Electrode
(in mm)

注意
1. 本目录是从株式会社村田制作所网站中下载的。规格若有变更，或若其中产品停产，请在订购时确认，恕不另行通知。
2. 本目录因没有足够的空间说明详细规格，仅载明标准规格。因此，在订购产品之前，谨请核准其规格或者办理产品规格表。

DLW5BSM191SQ2#

末尾的“#”为包装规格代号。



特点

DLW5AH/5BS series is a high performance wound type chip common mode choke coil.

Features

1. High impedance (max. of 4000ohm at 100MHz: DLW5AH) enables great noise suppression.
2. Large rated current (max. of 5A) is suitable for power line use.
3. DLW5AH/BS series does not damage high speed signal due to high coupling common mode choke coil structure.
4. Automatic mounting can be applied.

Applications

1. DC power lines in AC adapters of Portable equipment
2. DC power lines of DC-DC converters, battery chargers

注意

1. 本目录是从株式会社村田制作所网站中下载的。规格若有变更，或若其中产品停产，请在订购时确认，恕不另行通知。
2. 本目录因没有足够的空间说明详细规格，仅载明标准规格。因此，在订购产品之前，请核准其规格或者办理产品规格表。

DLW5BSM191SQ2#

末尾的“#” 为包装规格代号。

规格

形状	SMD
尺寸代码(单位为mm)	5050
长度	5.0mm
长度公差	±0.3mm
宽度	5.0mm
宽度公差	±0.3mm
厚度	4.5mm
厚度公差	max.
共模阻抗(at 100MHz)	190Ω
共膜抗阻(at 100MHz)公差	(Typ.)
共模阻抗(at 10MHz)	19Ω
共模阻抗(at 10MHz)公差	min.
额定电流	5A
额定电流降低	Yes (Over 75°C) ※请查看降额图以了解详细信息。
额定电压	50Vdc
耐电压	125Vdc
直流电阻(max)	0.02Ω
直流电阻	0.02Ω max.
绝缘电阻(min.)	10MΩ
工作温度范围	-40°C to 85°C
质量(标准值)	0.3g
电路数目	1

工作温度范围(含自身温度上升)	No
品牌	Murata

注意

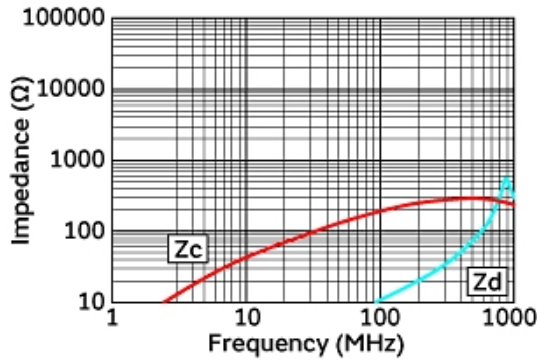
1. 本目录是从株式会社村田制作所网站中下载的。规格若有变更，或若其中产品停产，请在订购时确认，恕不另行通知。

2. 本目录因没有足够的空间说明详细规格，仅载明标准规格。因此，在订购产品之前，请核准其规格或者办理产品规格表。

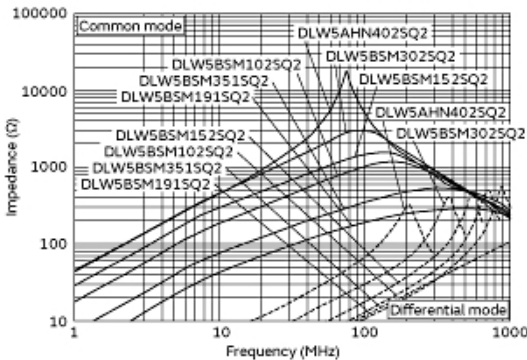
DLW5BSM191SQ2#

末尾的“#”为包装规格代号。

产品数据

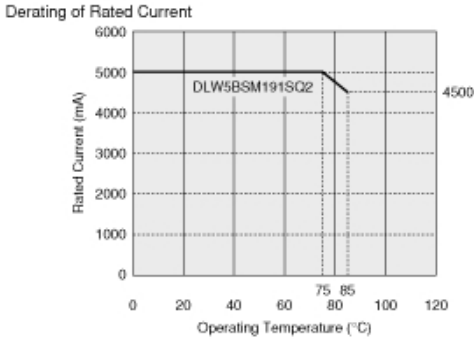


阻抗-频率特性



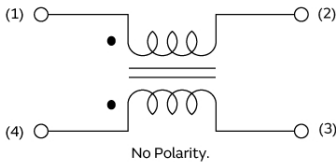
主要品种阻抗-频率特性

In operating temperature exceeding +75°C, derating of current is necessary for DLW5BSM191SQ2. Please apply the derating curve shown in chart according to the operating temperature.

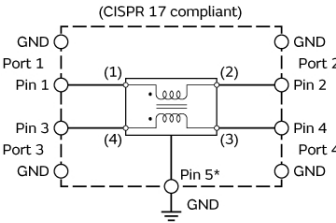


额定电流降低

Equivalent Circuit (Note 1)



Note1: The Port/Pin No. of the Simulation Model provided by our company is as follows.



S-parameter: Port□
SPICE model: Pin□ (Pin5* connect to GND)

等效电路

注意
1. 本目录是从株式会社村田制作所网站中下载的。规格若有变更，或若其中产品停产，请在订购时确认，恕不另行通知。
2. 本目录因没有足够的空间说明详细规格，仅载明标准规格。因此，在订购产品之前，谨请核准其规格或者办理产品规格表。